



Invitație la Școala de vară
„Introducere în proiectarea sistematică a circuitelor integrate”

Toți studenții ETTI din anii 3 și 4 interesați de proiectarea circuitelor integrate analogice și digitale sunt invitați să participe la Școala De Vară cu tema din titlu organizată în perioada 13 - 24 iulie 2026 de Grupul de cercetare DERFAIC cu sprijinul IEEE Student Branch din Universitatea Tehnică din Cluj-Napoca și Infineon Technologies Romania.

Scopul activității este familiarizarea cu metode și tehnici de proiectare sistematică a circuitelor integrate analogice și digitale folosind medii de proiectare utilizate în industrie, cum este Cadence Virtuoso. Urmărim parcurgerea principalelor etape de proiectare, de la arhitectură la schema electrică, de la analiza matematică la metodologii de dimensionare a elementelor de circuit, de la editarea schemei electrice la verificarea prin simulări a circuitului rezultat, urmată de proiectarea măștilor pentru integrare (layout).

La fel ca în edițiile precedente, în fiecare zi sunt programate două sesiuni de lucru :
9-12 = prezentare concepte, metodologii, exemple de proiectare
13 – 17 = aplicații

Școala De Vară cuprinde trei secțiuni:

- proiectarea sistematică a unor circuite analogice de bază – de la oglinzi de curent la transconductoare și amplificatoare operaționale, apoi amplificatoare și filtre - utilizând mediul Cadence Virtuoso
- proiectarea măștilor pentru integrarea circuitelor analogice
- proiectarea circuitelor integrate digitale utilizând programele furnizate de Cadence, de la cod RTL la schema electrică și apoi la măștile pentru integrare.

Participarea studenților la acest curs este gratuită. Studenții care finalizează cursurile Școlii de Vară vor putea efectua practica de vară în cadrul grupului DERFAIC, cu posibilitatea continuării activității în cadrul grupului pentru elaborarea Lucrării de Licență. Mai mult, studenților cu cea mai bună evoluție pe parcursul cursului li se vor oferi mai multe opțiuni pentru burse de studii pentru practica de vară, fie în cadrul grupului DERFAIC fie în cadrul unor companii de profil din zonă.

Cursul se va desfășura on-line dar studenții care doresc să-și desfășoare activitatea on-site vor fi găzduiți în Laboratorul de Microelectronica, sala BT1.02. Numărul de licențe disponibile este limitat, ca urmare vă rugăm să vă anunțați cât mai repede intenția de a participa, prin completarea acestui scurt formular:
Inscriere la scoala de vara Introducere in proiectarea sistematica a circuitelor integrate

Sponsor: Infineon Technologies Romania